# Um modelo de objetos para simulação de mecanismos de alocação da CPU

Ângelo N. Vimeney

COPPE/UFRJ

Rio de Janeiro, RJ, Brasil

avimeney@cos.ufrj.br

Alexandre Sztajnberg

DICC/IME and PEL/FEN - UERJ

Rio de Janeiro, RJ, Brasil

alexszt@uerj.br

III Workshop de Sistemas Operacionais

(WSO 2006) Campo Grande – Julho, 2006



### Planejamento:

- Motivação e requisitos do simulador
- Projeto e implementação
- Interface gráfica com o usuário
- Reuso
- Conclusão



### Motivação:

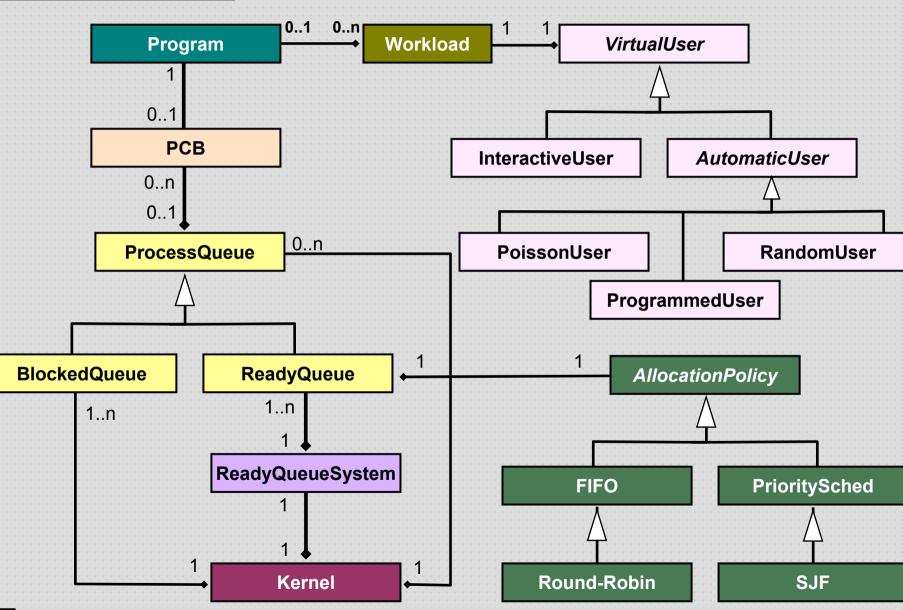
- Suporte didático para a disciplina de Sistemas Operacionais
- ☐ Atraente para o aluno (quase lúdica)
- Atividade de pesquisa para a monitoria (assistente de ensino)



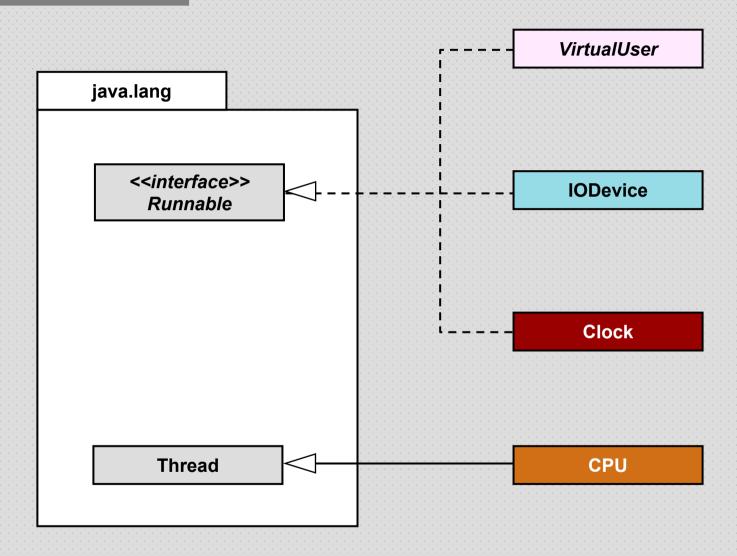
### Requisitos do simulador:

Interface gráfica amigável; Interface gráfica didática; Suporte às várias políticas de alocação da CPU tratadas nos livros da área; Portabilidade; Facilidade de extensão das funcionalidades.



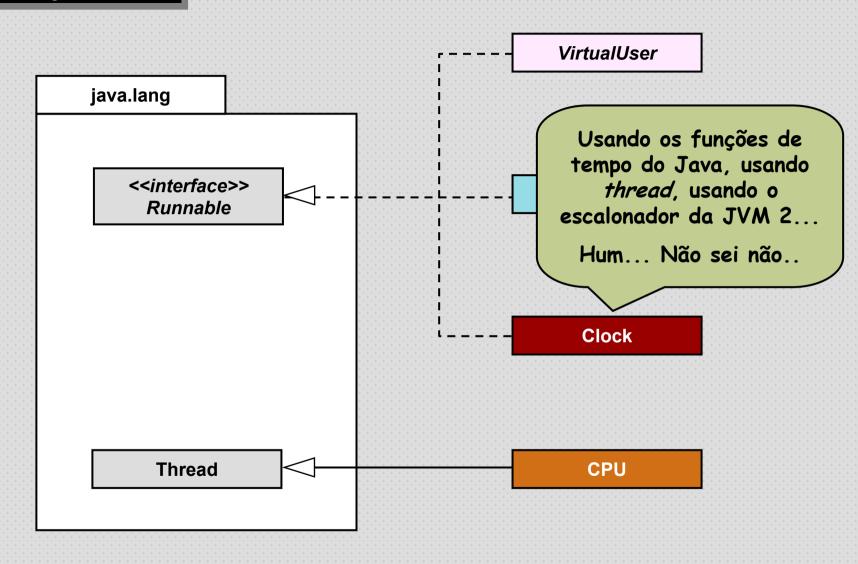




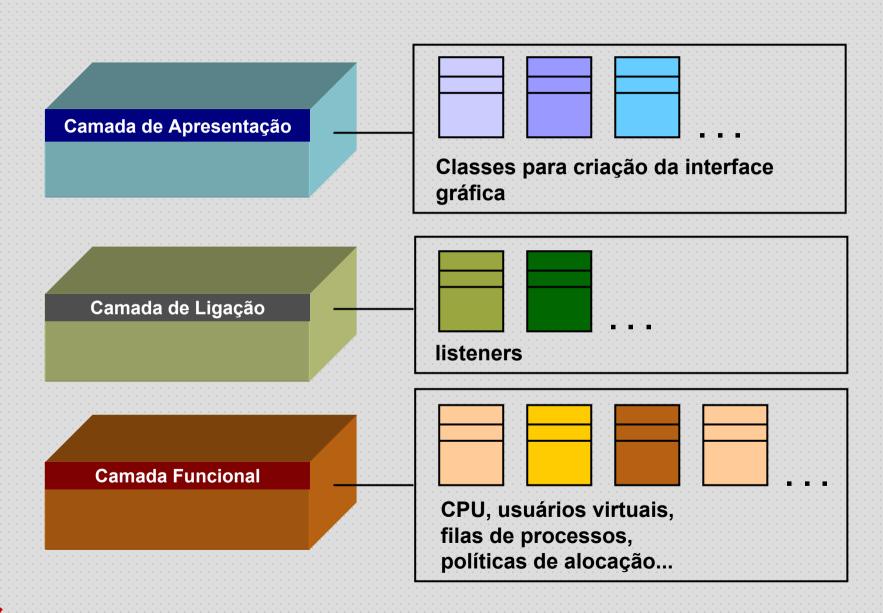




WOO 0000 O ....

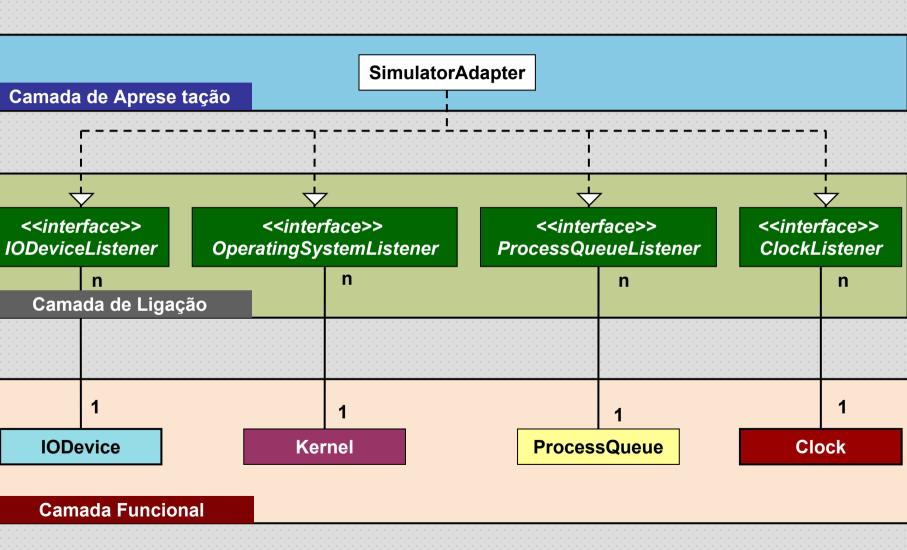






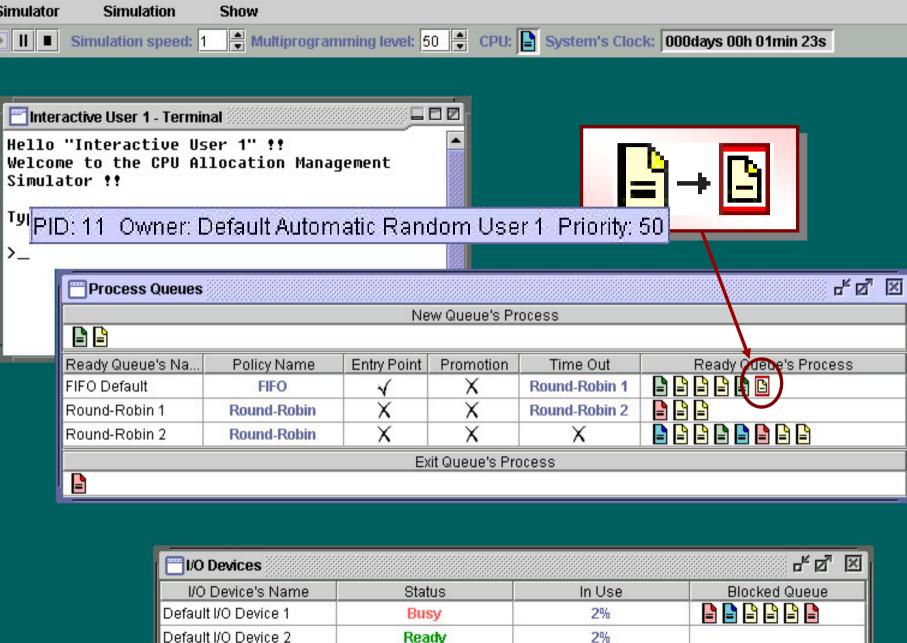


WOO 0000 O ....









#### Reuso:

#### **Class SpinBox**

- Suporte a modo "inteiro" e "ponto-flutuante" de funcionamento.

- Métodos especia valores sem nece numérico".
- Butões sensíveis
- Permite delimitar faixa de valores permitida.
- Fornece suporte tratamento gráfico entradas invalidas

**Class Time** 

- Fornece métodos "static" para efetuar as quatro operações aritméticas fundamentais sobre medições de tempo.
- Fornece métodos "de instância" para efetuar as operações aritméticas.
- Suporte a oper "ponto-flutuante"
- Abrange media
- Converte autor diferentes.

nulador

ou

#### **Class Fraction**

- Oferece contrutores para criação de instâncias a partir de "ponto-flutuante" quanto a partir da especificação de numerador e denominador "inteiros".
- Fornece métodos "static" para realização das quatro operações fundamentais sobre frações.
- Fornece métodos para simplificação de frações e obtenção de mdc através do "algoritmo euclidiano".



W/0.0.000.0

### Avaliação da Interface

- Trabalhos práticos obrigatórios para a turma
- Formulário de avaliação
- Problemas conhecidos:
  - Falta de um help / tutor
  - Falta persistir uma configuração de simulação

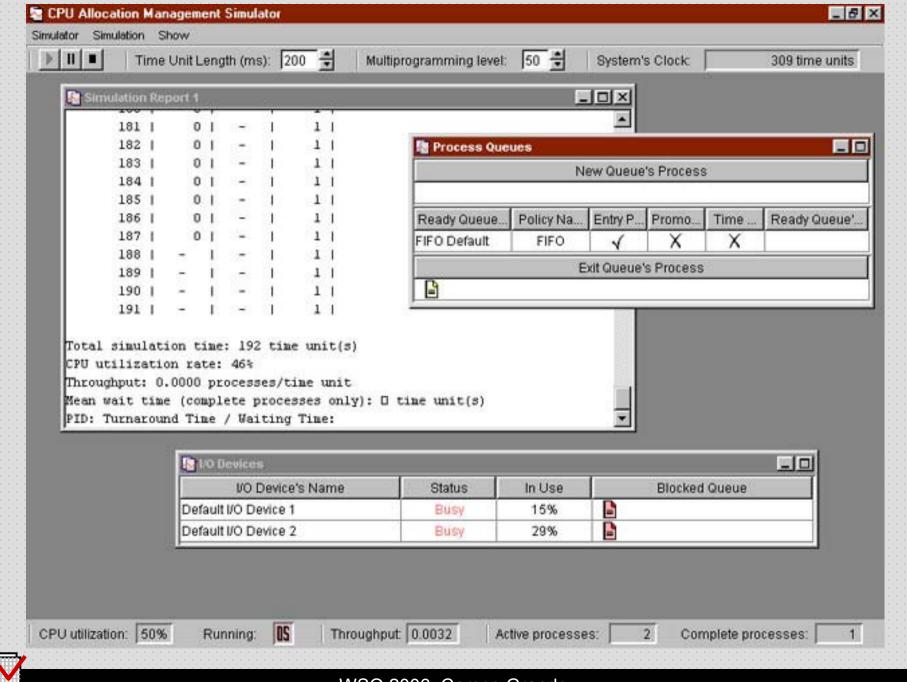


# Formulário eletrônico preenchido pelos alunos (versão beta)

- 1 A interface gráfica do simulador o ajudou a entender melhor o escalonamento de processos? 95%, sim.
- 2 Havia novidades nos painéis de configuração ou você já conhecia todas as opções? 100%, havia novidades.
- **3** O simulador o ajudou na resolução de exercícios? **95%**, **sim**.
- 4 O simulador ajudou a entender melhor cada política de alocação da CPU?
  60%, sim.
- 5 Ficou claro que diversas políticas de alocação da CPU podem ser combinadas para formar um único mecanismo de alocação da CPU? 65%, sim.

- 6 Ferramentas como este simulador auxiliam no processo de aprendizagem ou apenas consomem tempo? 80% sim.
- 7 Avaliação geral da interface gráfica?7,95, média (desvio padrão: 1,19).
- 8 O Simulador como ferramenta didática?7,25, média, (desvio padrão: 2,15).
- 9 O que poderia ser melhorado?
  - dificuldade de entender o que era representado na interface gráfica
  - falta do relatório final com os dados da simulação.
  - bugs (em geral "a pouca estabilidade")
  - Interface em inglês,
  - faltam "menus de ajuda"

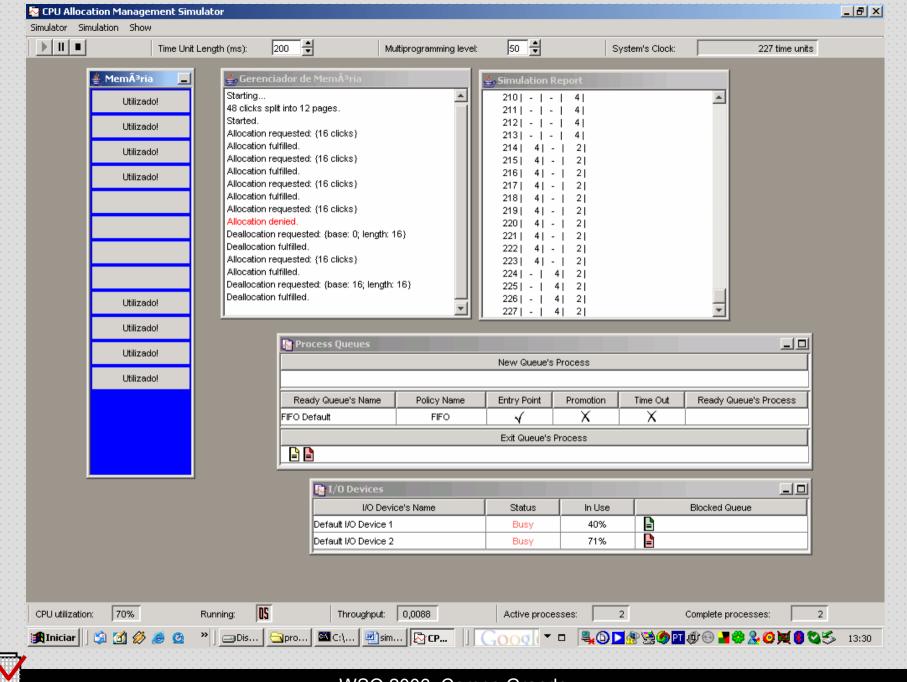


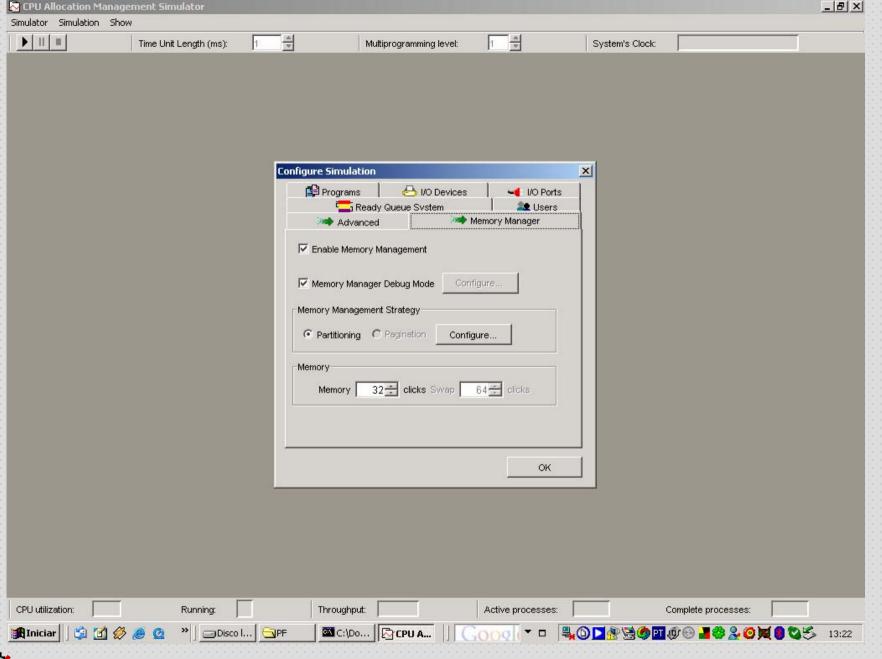


### Reuso: tentativas ;-)

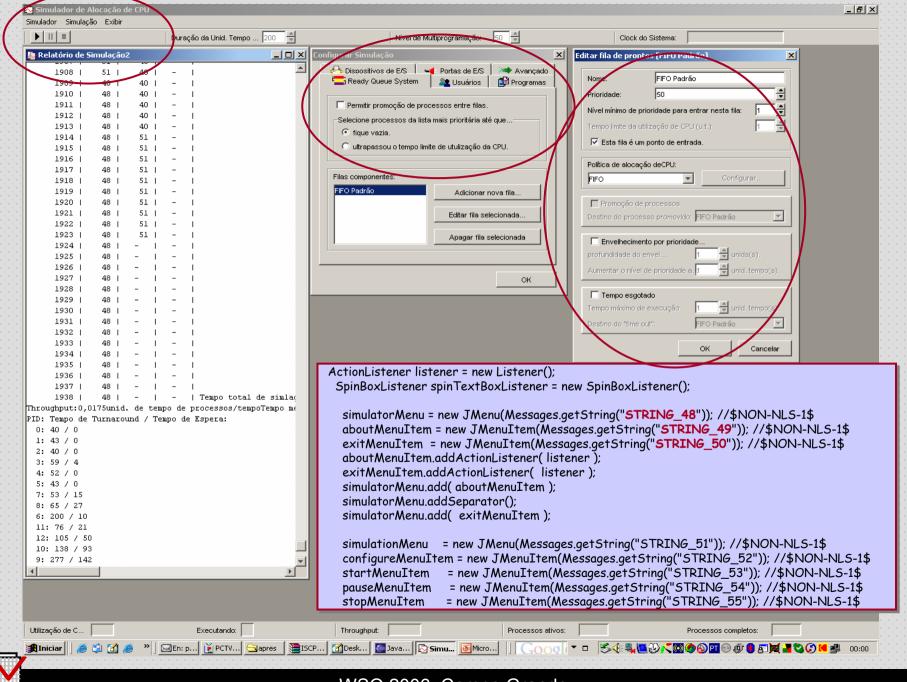
- Gerenciamento de Memória
  - Importação para o Eclipse
    - Refactoring
  - Inclusão de algumas políticas baseadas em particionamento
  - Facilidade para a parte gráfica
  - Problema: representação da memória x representação do programa na versão atual
- Localização (Locale)
  - Importação para o Eclipse
  - Extração de Strings "hard coded"
  - Uso do padrão provido junto com o JDK.











### Conclusão:

- Interface gráfica amigável;
- Interface gráfica didática;

  Avaliação de semiótica
- Suporte às várias políticas de alocação da CPU tratadas nos livros da área;
- Portabilidade;
- Facilidade de extensão das funcionalidades.



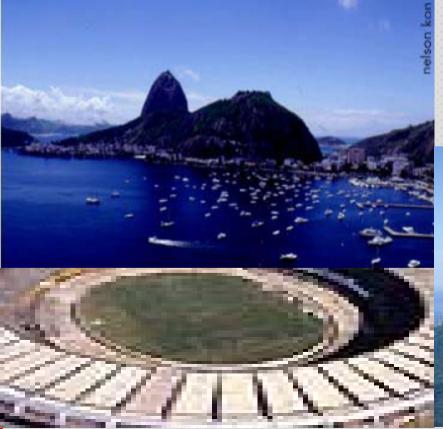
# Pós Graduação em Eletrônica / UERJ

Linha em Redes de Computadores e Sistemas Distribuídos

Bolsas CAPES e Faperj

Zona Norte do Rio (Campus do Maracanã)

http://www.pel.uerj.br







# Instituto de Computação / UFF

- Linha em Redes de Computadores e Sistemas Distribuídos
- Bolsas CAPES, CNPq e Faperi
- Niterói (Campus da Praia Vermelha)









# avimeney@cos.ufrj..br alexszt@ime.uerj.brr

www.ime.uerj.br/~alexszt/cpumngtsim/doc

Podemos disponiblizar o código para fins de pesquisa

